

Esercitazione pratica di laboratorio di
Elettronica dei Sistemi Digitali
02/12/2005

1. Realizzazione di un Flip-Flop base con 2 porte NAND
 - a. disegnare il circuito
 - b. scrivere la tabella della verità
 - c. cosa succede in seguito alla simultanea attivazione e disattivazione degli ingressi? Realizzare praticamente le variazioni degli ingressi 00→11→00 collegando gli ingressi ad un unico switch. Quando si passa dalla configurazione proibita a quella di memoria si può prevedere lo stato che verrà memorizzato?
 - d. Rispondere alla parte c. inserendo un ritardo (2 porte NOT in serie) prima su una linea di ingresso poi sull'altra.
 - e. Giustificare il comportamento visto ai punti c. e d..

2. Realizzazione di un AND cablato utilizzando 2 porte NAND con uscita Open Collector.

3. Collaudare una porta NOT con uscita Tri-State, utilizzando gli appositi LED attivi alti e open collector.

This document was created with Win2PDF available at <http://www.win2pdf.com>.
The unregistered version of Win2PDF is for evaluation or non-commercial use only.